



Neuere Entwicklungen in der Informationstechnologie (Einführung in die Wirtschaftsinformatik II)

SS 2000 – Übungsblatt 4

9. Mai 2000

Bearbeitungstermin: 16. Mai 2000

Aufgabe 1. *Registerstack*

Warum wird ein Registerstack statt einer großen Menge direkt ansprechbarer Register in RISC-CPU's genutzt?

Aufgabe 2. *Registerstack, Forts.*

Erläutern Sie die Funktionsweise des Registerstacks beim Kontextwechsel (Aufruf eines Unterprogramms).

Aufgabe 3. *optimierende Compiler*

Warum sind bei RISC-Rechnern *optimierende Compiler* noch wichtiger als bei CISC-Rechnern?

Aufgabe 4. *i486DX4*

Welche Probleme treten beim Einsatz eines i486DX4 auf?

Aufgabe 5. *Pipelined CPU*

Was ist unter einer „pipelined“ CPU zu verstehen?