



Grundlagen der Rechnerarchitektur – Neuere Entwicklungen in der Informationstechnologie (Einführung in die Wirtschaftsinformatik II)

SS 2001 – Übungsblatt 7

18. Juni 2001

Abgabe: 25. Juni 2001

Aufgabe 1. *Cache-Speicher, 5 Punkte*

Weshalb ist bei i486/DX2 beziehungsweise anderen neuen Rechnersystemen ein ausreichend dimensionierter Cache notwendig?

Was ist der Unterschied zwischen primärem und sekundärem Cache?

Aufgabe 2. *Trefferquote bei Cache-Speichern, 5 Punkte*

Was versteht man unter der Trefferquote beim Cache-Betrieb?

Nennen Sie typische Programm- und Datenstrukturen, die hohe/niedrige Cache-Trefferquoten verursachen.

Aufgabe 3. *MTH-Rückruf, 5 Punkte*

Informieren Sie sich am folgenden Ort über das MTH-Problem:

<http://www.intel.com/support/mth>

Beschreiben sie in eigenen Worten das Problem, das auch jetzt noch den Absatz von Pentium4-Rechnersystemen behindert.